

**14670 - APLICACIONES DE LOS
DISPOSITIVOS LÓGICOS
PROGRAMABLES**

ASIGNATURA: 14670 - APLICACIONES DE LOS DISPOSITIVOS LÓGICOS PROGRAMABLES

CENTRO: Escuela de Ingenierías Industriales y Civiles

TITULACIÓN: Ingeniero Técnico Industrial, especialidad en Electrónica Industrial

DEPARTAMENTO: INGENIERÍA ELECTRÓNICA Y AUTOMÁTICA

ÁREA: Tecnología Electrónica

PLAN: 10 - Año 2001 **ESPECIALIDAD:**

CURSO: Cr. comunes ciclo **IMPARTIDA:** Segundo cuatrimestre **TIPO:** Optativa

CRÉDITOS: 4,5

TEÓRICOS: 3

PRÁCTICOS: 1,5

Descriptorios B.O.E.

Circuitos integrados de aplicaciones específicas (ASICs): PDLs, FPGAs. Herramientas de diseño y programación de ASICs.

Temario

1. Introducción al diseño electrónico. (2 horas)
 - 1.1. Introducción.
 - 1.2. Sistema electrónico.
 - 1.3. La introducción de electrónica integrada en el sistema.
 - 1.4. Clasificación.
 - 1.5. Flujo de diseño de un ASIC.
2. Tecnologías para el diseño de ASICs. (8 horas)
 - 2.1. Técnicas semicustom.
 - 2.1.1. Redes de puertas (células predifundidas).
 - 2.1.2. Células estándar (precaracterizadas).
 - 2.2. Dispositivos programables.
 - 2.2.1. Introducción.
 - 2.2.2. Redes programables básicas.
 - 2.2.3. Redes de macrocélulas.
 - 2.2.4. Redes de puertas programables.
3. Herramientas y flujo de diseño. (10 horas)
 - 3.1. Introducción.
 - 3.2. Captura del diseño.
 - 3.3. Síntesis.
 - 3.4. Simulación.
 - 3.5. Diseño físico.
 - 3.6. Testabilidad y test.
 - 3.7. Encapsulado.
4. Técnicas de Diseño. (10 horas)
 - 4.1. Técnicas de diseño de unidades de memoria.
 - 4.2. Técnicas de diseño de unidades de procesamiento.
 - 4.3. Técnicas de test.

- 4.4. Distribución del reloj.
- 4.5. Técnicas de gestión de la alimentación.

Requisitos Previos

El estudiante debe tener conocimientos básicos sobre electrónica digital.

Objetivos

Conocimiento de las técnicas y metodologías ASICs (Circuitos Integrados de Aplicación Específica) destacando el diseño y programación en dispositivos programables, tanto FPGAs (Redes de Puertas Programables por Campo) como PLDs (Dispositivos Lógicos Programables), así como, las herramientas de diseño que van a permitir un prototipado rápido de diseños más o menos complejos.

Metodología

La Parte Teórica consta de 3 créditos, de los cuales:

- 1,5 créditos serán para impartir los conocimientos teóricos utilizando el proyector de transparencia combinado con la pizarra.
- 1,5 créditos se utilizarán para desarrollar los problemas que se implementarán posteriormente en el laboratorio.

En la Parte Práctica (1,5 créditos) se implementan los desarrollos planteados en cada una de las prácticas.

La enseñanza de esta parte es directa, individualizada y activa.

Criterios de Evaluación

La evaluación de la asignatura se realizará a través de la evaluación continua en el laboratorio, atendiendo a la asistencia, manejo de la herramienta, conocimientos teóricos y prácticos, y calidad de las memorias realizadas.

Para ello, es necesario que el alumno realice cada una de las prácticas programadas a lo largo del curso, entregando al finalizar la misma, una memoria del trabajo realizado.

La nota final se calculará como la media ponderada de la nota obtenida en cada una de las prácticas superadas durante el cuatrimestre.

En el caso de no superar alguna o el total de las prácticas, el estudiante deberá examinarse, al final del cuatrimestre, de las partes no superadas.

Descripción de las Prácticas

Las Clases prácticas se realizarán en el Laboratorio de Diseño VLSI y Test del DIEA (203B)

Las prácticas consisten en el desarrollo de sistemas digitales, de menor a mayor complejidad, sobre PLDs y FPGAs, utilizando el entorno de trabajo Altera, y contemplando las diferentes fases del diseño (captura de esquemáticos, simulación, implementación y verificación sobre los dispositivos lógicos programables).

La distribución de las prácticas y su temporización es la siguiente:

- Práctica 1. Repaso de electrónica Digital (1 hora)
Práctica 2. Introducción a Altera Quartus II (2 horas)
Práctica 3. Introducción a VHDL (2 horas)
Práctica 4. Circuitos Combinacionales (2 horas)
Práctica 5. Circuitos Secuenciales (2 horas)
Práctica 6. Máquinas de estado (2 horas)
Práctica 7. Diseño de un microcontrolador sobre un CPLD (4 horas)

Bibliografía

[1 Básico] DIGITAL DESIGN W/CPLD APPLICATIONS & VHDL-E.RESOURCE 2E

DUECK; A/

1401840329

[2 Básico] Dispositivos lógicos programables /

Enrique Mandado, Luis Jacobo Alvarez, M Dolores ValdÔes.

Thomson,, Madrid : (2002)

8497320549

[3 Básico] Diseño de aplicaciones mediante PLDs y FPGAs /

L. Jacobo Alvarez Ruiz de Ojeda.

Tórculo Edicións,, [Santiago de Compostela] : (2001)

84-8408-169-9

[4 Básico] Ejercicios prácticos con lógica programable /

Miguel Angel Larrea Torres ... [et al.].

Editorial UPV,, Valencia : (2002)

8497052919

[5 Básico] Digital design with CPLD applications and VHDL /

Robert K. Dueck.

Delmar : Thomson Learning,, Albany, NY : (2005) - (2ª ed.)

1401840302

[6 Básico] Digital applications for CPLDs: a lab manual /

Robert K. Dueck.

Delmar,, Albany : (2000)

0766816966

[7 Básico] Documentación de Altera disponible en www.altera.com

[8 Recomendado] Rapid prototyping of digital systems: a tutorial approach /

James O. Hamblen, Michael D. Furman.

Kluwer Academic,, Boston : (2001) - (2nd ed.)

0792374398

[9 Recomendado] Application-specific integrated circuits /

Michael John Sebastian Smith.

Addison-Wesley,, Reading, Mass. : (1997)

0201500221

CARLOS ALBERTO COUROS FRÍAS

(COORDINADOR)

Categoría: PROFESOR ASOCIADO LABORAL

Departamento: INGENIERÍA ELECTRÓNICA Y AUTOMÁTICA

Teléfono: 928451222 **Correo Electrónico:** ccouros@diea.ulpgc.es

WEB Personal: <http://www.diea.ulpgc.es/users/couros/index.html>